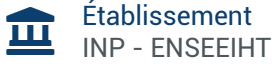


Conception système FPGA pour traitement du signal



Présentation

Description

- Dans ce cours, l'étudiant entre dans la peau d'un ingénieur en mission pour pour Thales Alenia Space, chargé de développer et implanter sur FPGA un analyseur de spectre. Il doit notamment remplir les tâches suivantes :
 - Analyse d'architecture de systèmes de traitement du signal
 - Création d'une IP par synthèse haut niveau en C++ (HLS)
 - Codage et synthèse de l'architecture et de l'IP en VHDL
 - Vérification
 - Implantation sur FPGA
 - Test sur carte